

UNIVERSITI SAINS MALAYSIA

Peperiksaan Semester Kedua
Sidang Akademik 2005/2006
*Second Semester Examination
2005/2006 Academic Session*

April/Mei 2006
April/Mei 2006

ESA 254/3 – Isyarat dan Sistem Elektronik Berdigit
Signal and Electronics Digital System

Masa : 3 jam
Duration : 3 hours

ARAHAN KEPADA CALON :
INSTRUCTION TO CANDIDATES

Sila pastikan bahawa kertas peperiksaan ini mengandungi **TIGA BELAS (13)** mukasurat dan **LAPAN (8)** soalan sebelum anda memulakan peperiksaan ini.

*Please ensure that this paper contains **THIRDTTEEN (13)** printed pages and **EIGHT (8)** questions before you begin examination.*

Jawab **LIMA** soalan. Rujuk kepada Jadual 1 dan 2 bagi ‘**Fourier Series and Fourier Transforms**’.

*Answer **FIVE** questions only. Refer to Table 1 and 2 for ‘**Fourier Series and Fourier Transforms**’.*

Pelajar-pelajar dikehendaki menjawab soalan 1,2,3,4,5 dalam Bahasa Inggeris dan soalan 6,7,8 dalam Bahasa Malaysia.

Student should answer questions 1, 2, 3, 4, 5 in English and questions 6, 7, 8 in Bahasa Malaysia

Setiap soalan mestilah dimulakan pada mukasurat yang baru.

Each questions must begin from a new page.

1. (a) Berikan klasifikasi isyarat dan sistem beserta contoh untuk setiap jenis isyarat dan sistem.

Give the classification of signals and systems with example for each type of signal and system.

(5 markah/marks)

- (b) Cari komponen-komponen genap dan ganjil dalam persamaan berikut :

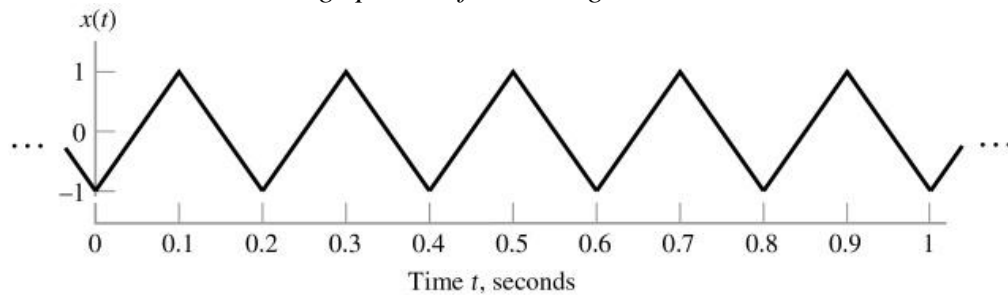
Find the even and odd components of the following :

$$x(t) = t \cos(t) + t^3 \sin(t) + t^4 \sin(t) \cos(t) + \cos^3(t)$$

(5 markah/marks)

- (c) Dapatkan purata kuasa untuk gelombang setiga berikut :

Determine average power of the triangular wave shown below :



(5 markah/marks)

- (d) Tentukan samada sistem yang diberikan ialah:

- (i) penyebab
- (ii) linear
- (iii) tanpa memori
- (iv) stabil
- (v) masa tak berubah

Find whether the given system is

- (i) *causal*
- (ii) *linear*
- (iii) *memoryless*
- (iv) *stable*
- (v) *time invariant*

$$Y[n] = \left[\frac{n+3}{n+2.5} \right] x[n] + x[n-1]$$

(5 markah/marks)

2. (a) Takrifkan dan lakarkan bentuk gelombang (i) *delta function* dan (ii) *unit step function*, berikan hubungan antara *unit step function* dan *delta function* dalam kedua-dua *continuous* dan *discrete domain*.

Define and draw the wave forms of (i) delta function and (ii) unit step function, give the relation between unit step function and delta functions both in continuous and discrete domains.

(6 markah/marks)

- (b) Dapatkan lingkaran yang diberikan oleh fungsi persamaan masa *continuous* dibawah.

Find the convolution of the given continuous time functions

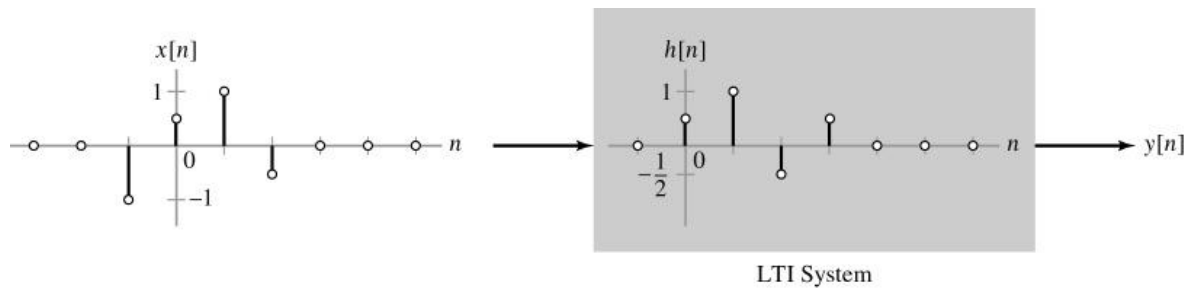
$$x(t) = \begin{cases} 1, & \text{for } 0 \leq t \leq T \\ 0, & \text{otherwise} \end{cases}$$

$$h(t) = \begin{cases} t, & \text{for } 0 \leq t \leq 2T \\ 0, & \text{otherwise} \end{cases}$$

(7 markah/marks)

- (c) Cari lingkaran yang diberikan dalam gambarajah fungsi persamaan *discrete*

Find the convolution of the given discrete time functions



(a)

(7 markah/marks)

3. (a) Berikan persamaan untuk contoh persamaan siri fourier bagi persamaan *continuous* isyarat berjangkama $x(t)$

Carikan perwakilan siri Fourier untuk $x(t)$ yang diberi

Give the expression for Fourier series representation of continuous time periodic signal $x(t)$

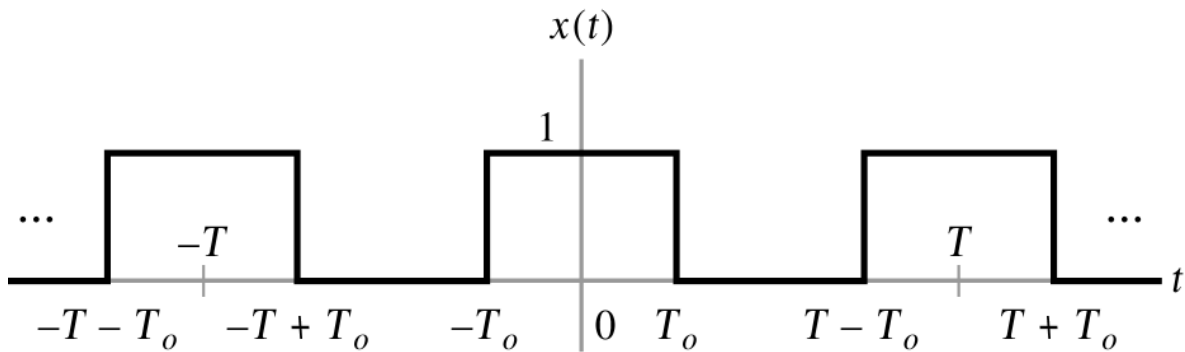
Find the Fourier series representation of the given $x(t)$

$$x(t) = 20 + 3 \cos w_0 t + 6 \cos(2w_0 t + 45^\circ) + 4 \sin 3w_0 t + \cos(4w_0 t)$$

(6 markah/marks)

- (b) Berikan persamaan bersiri fourier untuk $x(t)$

Find the Fourier series coefficients of the time domain function $x(t)$



(6 markah/marks)

- (c) Cari *Fourier Transform* bagi fungsi masa $x(t)$ yang diberikan dan lakarkan juga nilai magnitud dan reaksi fasa

Find the Fourier transform of the given time domain function $x(t)$ and also plot its magnitude and phase response.

$$x(t) = \begin{cases} 1, & \text{for } -T_0 \leq t \leq T_0 \\ 0, & \text{otherwise} \end{cases}$$

(8 markah/marks)

4. (a) Dengan menggunakan perbezaan kandungan dari perubahan Fourier. Nyatakan dan buktikan bahawa lingkaran domain masa ialah bersamaan dengan hasil domain frekuensi

What are the different properties of Fourier transforms. State and prove convolution in time domain is equivalent to product in frequency domain.

(8 markah/marks)

- (b) Dengan menggunakan kepelbagaian kandungan, cari *fourier transform* untuk persamaan berikut

Using multiple properties find the Fourier transform of the following

$$x(t) = \sin(2\pi t)e^{-t}u(t)$$

(6 markah/marks)

- (c) Apakah berbezaan antara mikropemprosesan dan mikropengawal. Lukiskan gambarajah blok dan terangkan fungsi setiap blok dalam mikropengawal 8051

What are the differences between micro-processor and micro-controller. Draw the block diagram and explain the function of each block of the 8051 micro controller.

(6 markah/marks)

5. (a) Tuliskan program *assembly language* untuk penambahan dua nombor hexa desimal 88H dan 93H. Tunjukkan hasil jawapan di lokasi ingatan 2300H. Tunjukkan status CY, AC dan bendera P.

Write an assembly language program for addition of two hexa decimal numbers 88 H and 93 H. Show the result in memory location 2300 H. Show the status of the CY, AC and P flags.

(8 markah/marks)

- (b) Tuliskan program *assembly language* untuk campuran nilai 79H, F5 H dan E2 H. Masukkan nilai campuran dalam register R0 (lower byte) dan R5 (higher byte)

Write an assembly language program to find the sum of the values 79 H, F5 H, and E2 H. Put the sum in registers R0 (lower byte) and R5(higher byte).

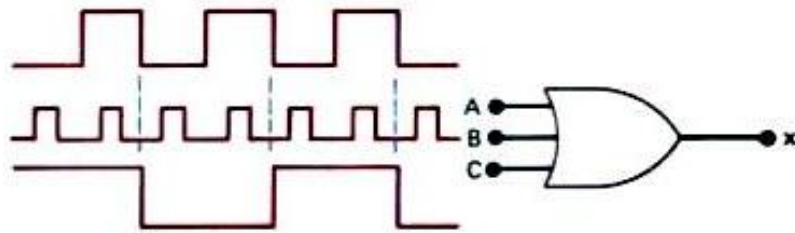
(8 markah/marks)

- (c) Berapa banyak bitkah di dalam *program status word register*. Apakah informasi yang boleh didapati dari setiap bit di dalam *program status word register*.

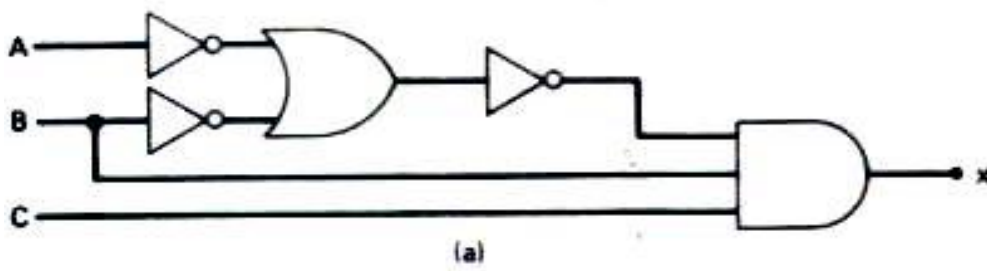
How many bits are there in program status word register. What is the information you get from each bit of the program status word register.

(4 markah/marks)

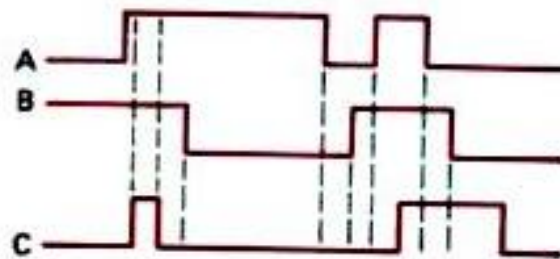
6.



Gambarajah 1.1
Figure 1.1



Gambarajah 1.2
Figure 1.2



Gambarajah 1.3
Figure 1.3

- (a) Dengan berpandukan gambarajah 1.1,
- Gunakan gambarajah tempoh untuk melakarkan keluaran isyarat untuk litar gambarajah 1.1.
 - Jika masukan A di gambarajah 1.1 disambungkan ke bumi, lakarkan hasil keluaran isyarat.
 - Jika masukan A di gambarajah 1.1 disambungkan dengan sumber +5V, lakarkan hasil keluaran isyarat

Referring to Figure 1.1

- Using timing diagram, Draw the output waveform for the circuit in Figure 1.1.*
- Suppose the A input in Figure 1.1 is unintentionally shorted to the ground, Draw the resulting output waveform.*
- Suppose that the A input in Figure 1.1 is unintentionally shorted to +5V supply. Draw the resulting output waveform.*

- (b) Tuliskan ungkapan Boolean untuk keluaran x bagi gambarajah 1.2. Dapatkan keluaran x bagi nilai masukan yang sesuai dan senaraikan kesemua nilai di jadual kebenaran.

Write a Boolean expression for the output x in Figure 1.2. Determine the value of x for all possible input condition and list the values in a truth table.

- (c) Bina litar logic dengan menggunakan get AND, OR dan INVERTER dengan menggunakan ungkapan dibawah:

$$i. \quad z = \left(\overline{A + B + \overline{CDE}} \right) + \overline{BCD}$$

$$ii. \quad z = MN(P + \overline{N})$$

For the following expressions, construct the corresponding logic circuit using AND, OR and INVERTER gates.

$$a. \quad z = \left(\overline{A + B + \overline{CDE}} \right) + \overline{BCD}$$

$$b. \quad z = MN(P + \overline{N})$$

- (d) Berpandukan gambarajah 1.3, gunakan isyarat gambarajah 1.3 bagi get NOR and lakarkan isyarat keluaran.

Refer to Figure 1.3, apply the waveform of Figure 1.3 to a NOR gate and draw the output waveform.

(markah/marks)

7. (a) Apakah yang dimaksudkan dengan singkatan nama TTL dan CMOS? Apakah perbezaan utama proses tersebut.

What is TTL and CMOS abbreviation stands for? What are their major differences.

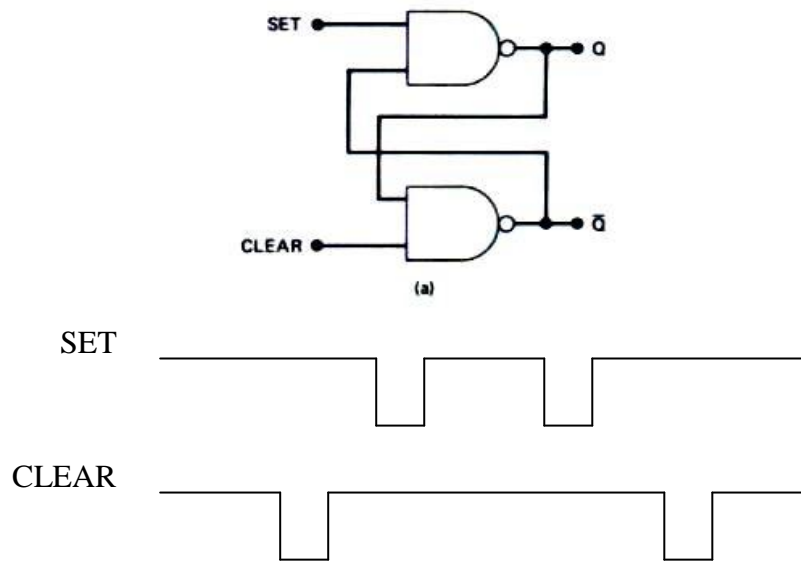
- (b) Senaraikan DUA (2) kerosakan luaran yang biasa dan berikan contoh-contoh untuk setiap kerosakan tersebut.

List out TWO (2) the most common types of external faults and give some examples to each common faults.

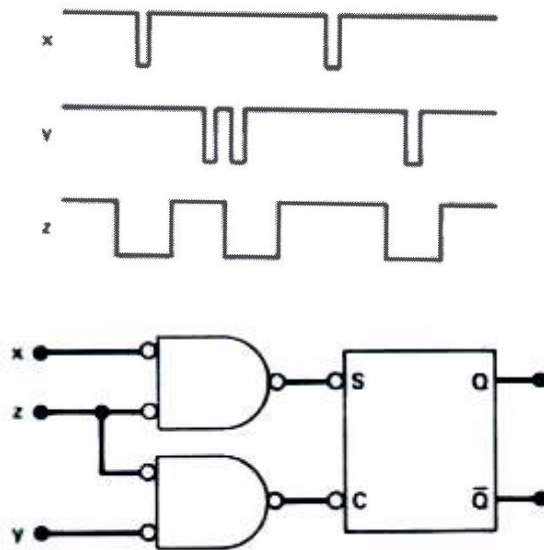
- (c) Terdapat empat tangki besar yang mempunyai cecair yang sedang dipanaskan di sebuah tapak pemerosesan kimia. Alat pengesan aras cecair digunakan untuk mengesan samada tahap tangki A atau tangki B meningkat pada kadar yang ditetapkan. Pengesan haba di tangki C dan D mengesan apabila haba pada mana-mana tangki jatuh di bawah paras yang ditetapkan. Andaikan bahawa pengesan aras cecair keluaran A dan B adalah RENDAH bila aras yang memuaskan dan TINGGI apabila aras meningkat tinggi. Dan juga, haba pengesan keluaran C dan D adalah RENDAH bila haba ditahap memuaskan dan TINGGI apabila haba menjunam rendah. Reka sebuah litar logik yang dapat mengesan aras tangki A atau B adalah tinggi dan pada masa yang sama, aras haba untuk tangki C atau D adalah rendah.

Four large tanks at a chemical processing plant contain different liquids being heated. Liquid-level sensors are being used to detect whenever the level in tank A or tank B rises above a predetermined level. Temperature sensors in tanks C and D detect when the temperature in either of these tanks drops below a prescribed temperature limit. Assume that the liquid level sensor outputs A and B are LOW when the level is satisfactory and HIGH when the level is too high. Also, the temperature sensor outputs C and D are LOW when the temperature is satisfactory and HIGH when the temperature is too low. Design a logic circuit that will detect whenever the level in tank A or tank B is too high at the same time that the temperature in either tank C or tank D is too low.

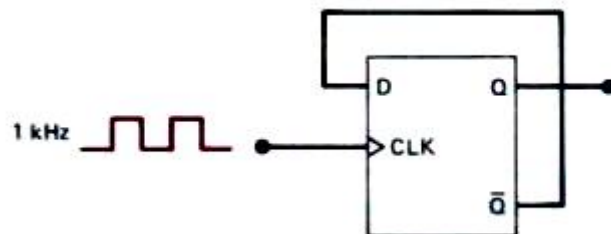
8.



Gambarajah 3.1(a) –(b)
Figure 3.1(a) –(b)



Gambarajah 3.2(a)-(b)
Figure 3.2(a)-(b)



Gambarajah 3.3
Figure 3.3

- (a) Dengan berpandukan gambarajah 3.1
- i. Terangkan secara ringkas proses NAND Latch dan tunjukkan jadual kebenaran.
 - ii. Isyarat gambarajah 3.1(b) dimasukkan ke dalam get NAND latch dalam gambarajah 3.1(a). Andaikan keluaran pada mulanya ialah $Q_0=0$, dapatkan isyarat keluaran Q untuk seterusnya

Refer to Figure 3.1

- i. Summarize the process of NAND Latch and show the truth table,
- ii. The waveform input shown in Figure 3.1(b) is applied to the inputs of a NAND gate latch in Figure 3.1(a). Assume that initially $Q = 0$, and determine the Q waveform:

- (b) Lakarkan SC flip-flop and tunjukkan jadual kebenaran.

Draw the SC Flip-flop and show the truth table.

- (c) Isyarat gambarajah 3.2(a) dimasukkan ke dalam litar di gambarajah 3.2(b). Andaikan bahawa $Q_0=0$ pada mulanya, dapatkan isyarat keluaran Q.

The waveform in Figure 3.2(a) are connected to the circuit of Figure 3.2(b). Assume that $Q = 0$ initially, and determine the Q waveform.

- (d) Lakarkan rekabentuk D flip-flop dengan menggunakan JK flip-flop.

Sketch D flip-flop using JK flip-flop.

- (e) Sebuah D flip flop pacuan sisi dapat dihasilkan dengan operasi mod tukaran berpandukan gambarajah 3.3. Andaikan $Q_0 = 0$ pada mulanya, dapatkan hasil keluaran isyarat Q.

An edge triggered D flip-flop can be made to operate in the toggle mode by connecting it as show in Figure 3.3. Assume that $Q_0 = 0$ initially and determine the Q waveform.

- 000000 -