

UNIVERSITI SAINS MALAYSIA

Peperiksaan Semester Pertama  
Sidang Akademik 1999/2000

September 1999

**CAS101/CSC102 - Organisasi Komputer**

Masa : [3 jam]

---

**ARAHAN KEPADA CALON:**

- Sila pastikan bahawa kertas peperiksaan ini mengandungi **TIGA** soalan di dalam **TUJUH** muka surat yang bercetak sebelum anda memulakan peperiksaan ini.
  - Jawab **SEMUA** soalan dalam Bahasa Malaysia.
-



2. (a) (i) Tulis jujukan mikro-operasi bagi kitar ambil dan kitar laksana.
- (ii) Senaraikan kesemua daftar-daftar yang terlibat serta fungsi setiap daftar-daftar tersebut semasa proses kitar ambil dan kitar laksana berlaku. (15/100)
- (b) Terangkan perbezaan-perbezaan asas antara arahan cabang, arahan panggil subrutin dan arahan sampaikan atur cara. (8/100)

(c)

	Alamat	Ingatan
$PC = 200$	200	Load to ACC
$R1 = 400$	201	Mod
$XR = 100$	202	Alamat = 500
		Arahan berikutnya
	399	
	400	450
	500	700
	600	800
	702	900
	800	325
		300

Gambar Rajah 2

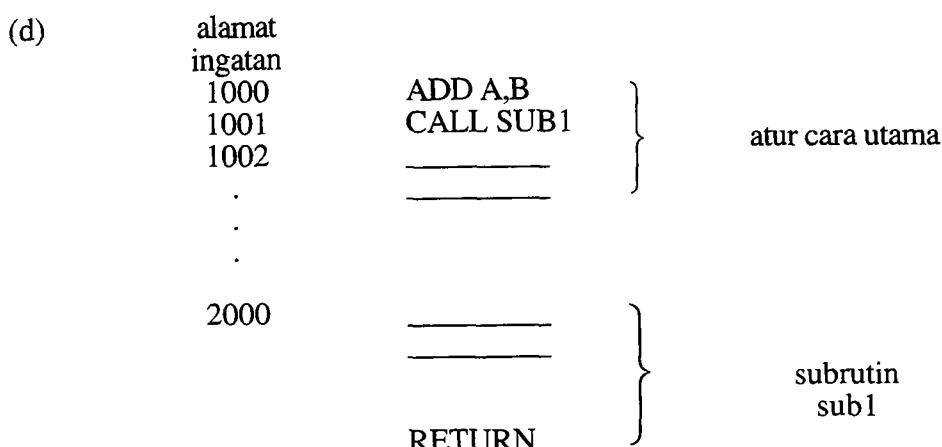
Gambar rajah di atas menunjukkan arahan 2-perkataan "*Load to ACC*" berada di alamat ingatan 200 dan medan alamat bagi arahan ini (*Alamat = 500*) di alamat ingatan 201. Perkataan pertama bagi arahan ini menspesifikasikan kod arahan dan mod pengalamatan yang digunakan. Perkataan kedua bagi arahan tersebut adalah medan alamat. Kandungan *PC* adalah 200, kandungan *RI* adalah 400 dan kandungan daftar index, *XR*, ialah 100. *ACC* menerima operan selepas arahan tersebut dilaksanakan.

Apakah mod-mod pengalamatan yang digunakan bagi arahan ini jika nilai operan yang dimuatkan ke dalam *ACC* adalah:

- |           |            |
|-----------|------------|
| (i) 800   | (v) 400    |
| (ii) 500  | (vi) 700   |
| (iii) 300 | (vii) 700  |
| (iv) 900  | (viii) 450 |

(16/100)

...4/-

Gambar Rajah 3

Gambar Rajah 3 menunjukkan penggunaan subrutin di dalam atur cara. Dalam gambar rajah ini, atur cara utama berada di lokasi alamat ingatan 1000 dan subrutin sub1 berada di lokasi ingatan 2000. Andaikan kandungan atas timbunan (tos) adalah kosong.

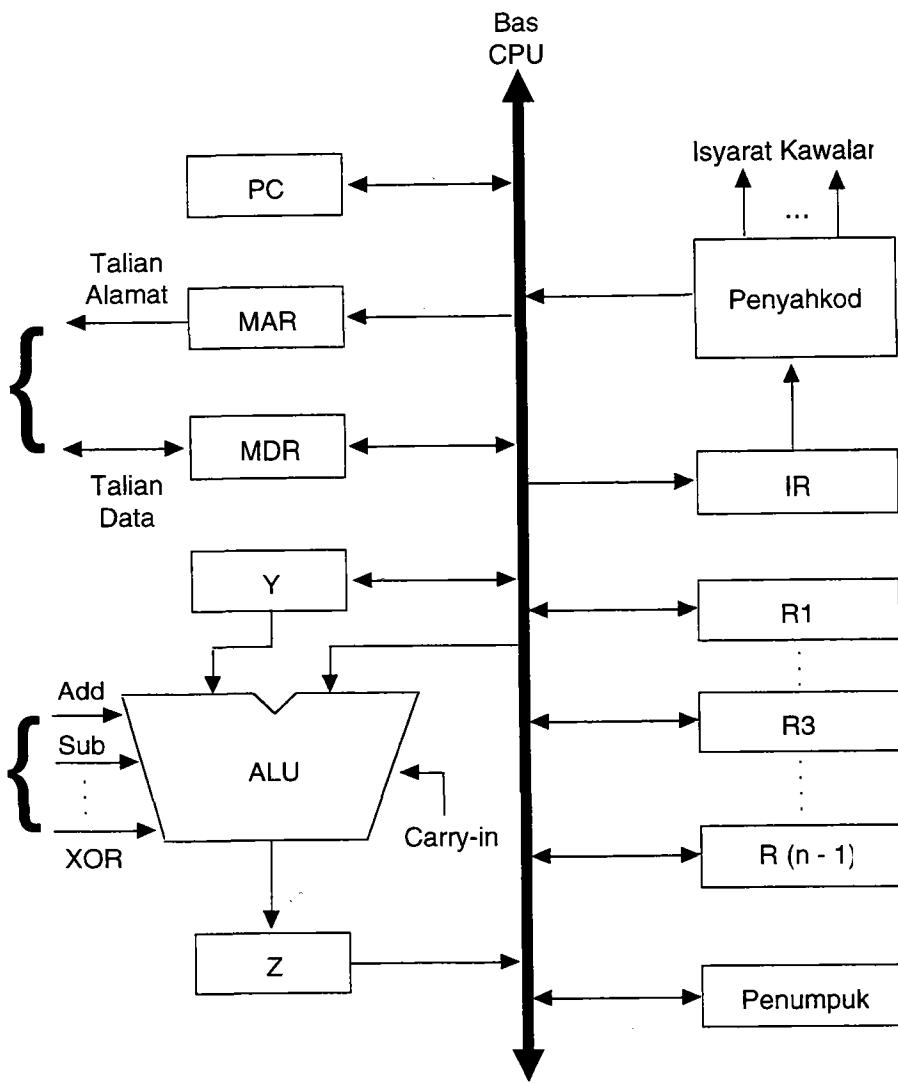
Apakah nilai-nilai yang terdapat di dalam PC, SP dan atas timbunan (tos):

- (i) sebelum arahan CALL diambil daripada ingatan?
- (ii) selepas arahan CALL dilaksanakan?
- (iii) selepas kembali daripada subrutin?

(15/100)

- (e) Tulis jujukan langkah-langkah kawalan bagi struktur bas dalam Gambar Rajah 4 untuk mencampur satu nombor ke penumpuk (Accumulator) jika nombor tersebut adalah:

- (i) operan segera.
- (ii) operan di alamat terus.
- (iii) operan di alamat tidak terus.

Gambar Rajah 4

(30/100)

- (f) Beri **dua** (2) kebaikan dan **dua** (2) keburukan penggunaan teknik kawalan "hardwired" bagi membangunkan unit kawalan.

(16/100)

3. (a) Andaikan satu komputer menggunakan satu unit ingatan bersaiz 32 M perkataan, setiap perkataan mempunyai 32 bit.
- Menggunakan gambar rajah blok, tunjuk organisasi unit ingatan di atas.
  - Berapakah bilangan talian alamat dan talian data input-output diperlukan di dalam unit ingatan ini?
  - Tentukan jumlah bait yang boleh disimpan di dalam ingatan ini.
- (15/100)
- (b) Satu komputer digital mempunyai unit ingatan bersaiz 64 K x 16 perkataan dan ingatan *cache* bersaiz 1 K perkataan. Ingatan *cache* menggunakan teknik pemetaan terus di mana setiap blok boleh mempunyai 4 perkataan.
- Berapakah bilangan bit di dalam medan tag, blok dan perkataan di dalam format alamat?
  - Berapakah bilangan blok yang dapat disimpan di dalam ingatan *cache*?
  - Tunjukkan format alamat jika ingatan *cache* menggunakan teknik pemetaan 2-cara set bersekutu.
- (30/100)
- (c) Satu ingatan maya mempunyai saiz halaman 1 K perkataan. Ingatan maya ini mempunyai 8 halaman dan 4 blok. Jadual halaman menggunakan ingatan bersekutu mempunyai nilai berikut:

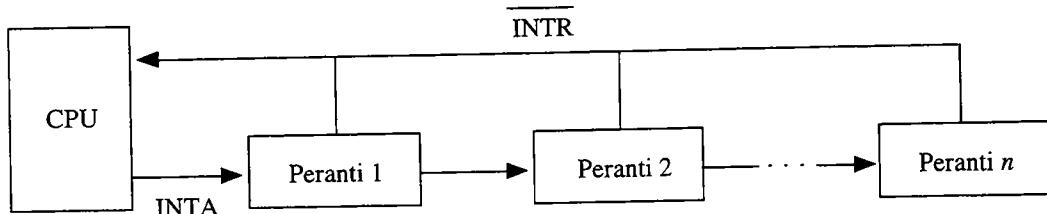
Halaman	Blok
0	3
1	1
4	2
6	0

Senaraikan alamat-alamat maya (dalam persepuhan) yang akan menyebabkan kesilapan halaman jika alamat-alamat ini digunakan oleh CPU.

(10/100)

- (d) Terangkan bagaimana multiperkataan yang sepadan boleh dibaca daripada ingatan bersekutu. Tunjukkan gambar rajah bagi menyokong jawapan anda.
- (18/100)

- (e) Apakah yang akan terjadi di dalam sampaikan rantai-daisi yang ditunjukkan di Gambar Rajah 5 apabila peranti 1 memohon sampaikan (INTR), selepas peranti 2 menghantar permohonan sampaikan terlebih dahulu ke CPU sebelum CPU menghantar isyarat sampaikan "acknowledge" (INTA)?

Gambar Rajah 5

(15/100)

- (f) Pemindahan data antara CPU dan peranti I/O boleh dilakukan dengan menggunakan salah satu daripada mod-mod berikut:

- (i) I/O teratur cara
- (ii) I/O sampaikan
- (iii) Ingatan capaian terus (DMA)

Beri **dua (2)** kebaikan dan **dua (2)** keburukan bagi setiap mod di atas.

(12/100)

- oooOooo -